En respuesta al concepto del revisor sobre el artículo denominado *Convertidor multinivel DC/DC de alto voltaje en topología escalera* que fue sometido a su revista*,* realizamos los siguientes cambios:

* El artículo es interesante, pues muestra claramente un problema de diseño de convertidores DC/DC y su respectiva implementación. Sin embargo, el artículo debe mejorar en mostrar un panorama de los avances en este campo debidamente actualizado, pues la mayoría de las referencias son mas de contextualización y muy pocas son realmente de trabajos previos en conversores DC/DC en topología escalera o *Flying capacitors*.

**Respuesta: Ya que se pretende tratar las caídas de voltaje en un convertidor multinivel, se agregó en la introducción un párrafo que habla sobre las técnicas más recientes de reducción de pérdidas relacionado con sus respectivas referencias.**

* La parte teórica del artículo no es clara, la presentación es superficial y no se encuentran suficientes ni adecuados elementos de referenciación bibliográfica.
	+ **Respuesta: Esperamos que esta observación sea contestada con las otras respuestas**
* Se recomienda revisar las referencias bibliográficas, pues algunas son mal utilizadas, no son coherentes con el texto o no son las más actuales. Así por ejemplo, la referencia (Castaño, 2010) no tiene datos de publicación y es difícil saber si es una referencia útil. Como otro ejemplo, se recomienda revisar la referencia (Bouton, 1924) y la posibilidad de incluir referencias más recientes.
	+ **Respuesta: Se revisaron las referencias bibliográficas, de la misma forma se agregaron los datos faltantes a la referencia (Castaño, 2010) y se removió la referencia (Bouton, 1924). Además, se incluyeron referencias sobre trabajos en convertidores multinivel de este año.**
* Se recomienda igualmente adecuar la introducción, pues en ella se presentan las dos topologías tenidas en cuenta y se sustenta la necesidad de estas topologías con respecto al diseño clásico teórico, pero no se hace una descripción del contenido del artículo.
	+ **Respuesta: Se incluyó un párrafo al final de la introducción que contextualiza al lector con el trabajo en el artículo y la estructura de éste.**
* En la selección de la topología se compara la topología *Flying capacitors* con respecto a la topología escalera. Al parecer el principal criterio de comparación es el número de componentes y la posibilidad de un control más sencillo. Aunque la comparación es interesante, parece que la única opción posible es la topología escalera. Sería interesante poder referirse a las condiciones bajo las cuales la topología *Flying capacitors* puede ser una mejor opción que la topología escalera, o si existen otras topologías que hicieran viable la implementación propuesta.
	+ **Respuesta: Consideramos pertinente resaltar que la topología *Flying capacitors* se usa más en aplicaciones DC/AC, la topología en escalera ve limitado su uso a aplicaciones DC/DC. Esto se incluyó en un párrafo de la sección 2.**
* En cuanto a la topología escalera, más que el análisis, en la sección correspondiente se presentan las ecuaciones de diseño de la topología y se encuentran debilidades en las referencias bibliográficas utilizadas.
	+ **Respuesta: Ya que para este análisis , el cual hace parte de nuestro trabajo, no se usan más que leyes y principios básicos de circuitos eléctricos, no se consideró pertienete agregar bibliografía sobre estos temas. Sin embargo, al final de la sección se hizo referencia a (Kimball, y otros, 2011) donde se trata el problema desde otro punto de vista.**
* Las ecuaciones en la sección 3 carecen de desarrollo y se recomienda incluir la referencia de donde fueron tomadas.

**Respuesta: Para el desarrollo de las ecuaciones de la sección 3 se usaron leyes básicas de circuitos. Por otro lado, el desarrollo de la solución de la ecuación de diferencia consideramos pertinente no incluirlo debido a razones de espacio. Es importante aclarar que esas ecuaciones hacen parte del trabajo que desarrollamos para el articulo y por lo tanto son de nuestra autoría.**